

# Prinzipschaltung Steuerplatine Stellpult

Legende:

Manuelle Eingabe  
Weichenstrafe  
Tastenfolge:  
1. ↑ Startleis  
2. ↑ Umwieggleis  
(optional)  
3. ↑ Zielgleis  
4. ↑ Start CPU

Tasten-  
Matrix  
8 x 8

Zeile 1-8  
Spalte 1-8

Eingabe Schaltung  
für  
vorprogrammierte  
Weichenstrafen  
1 - 16

Eingangs-  
Inputs  
f. Weichen-  
Strassen

+5V  
8V

Taktzeit für Datenfolge (Mux)

+5V  
8V

BUSACT

20  
MHz

EBC0  
EBC1  
XTAL1

CPU SAB 88-C166-55

Port 1.0-1.7  
Eingang  
Port 1.0-1.15  
16bit

Port 0.0-0.7  
Ausgang  
8bit

Port 2.0-2.7  
Eingang  
Port 2.0-2.15  
16bit

Port 3.0-3.7  
Ausgang  
Port 3.0-3.15  
16bit

Port 5.0

Port 4.0

BUSACT

Port 4.1

EBC0  
EBC1

Rstin

XTAL1

Rstout

Datenlgt. WS-Modul  
Datenfolge in 0,2\*Takt  
8-bit (parallel)  
4-bit (Mux4556)  
4-bit (Mux4514)

Weichen-  
schalt-  
Modul  
8x  
8 Weichen

(Mux 4556)  
(Mux 4514)  
BT5611)

Zeile 1-8  
Spalte 1-8

LED-  
Matrix  
8 x 8

Anzeige jeweils  
vorgabe Weichenstrafe

Fehler-Anz.

LED

Freigabe-Aut

Reset

Reset-Anzeige

+5V

Edgar Falke  
09.12.2007

CPU-Anst. brd

# Ansteuerung Phytec Mini Modul 167

Legende:

Manuelle Eingabe  
Weichenstrafe  
Tastenfolge:  
1. ↑ Startleis  
2. ↑ Umwieggleis  
(optional)  
3. ↑ Zielgleis  
4. ↑ Start CPU

Tasten-  
Matrix  
8 x 8

Zeile 1-8  
Spalte 1-8

Eingabe Schaltung  
für  
vorprogrammierte  
Weichenstrafen  
1 - 16

Eingangs-  
Inputs  
f. Weichen-  
Strassen

Tasten-  
Signal  
12

Tasten-  
UF-um  
12

Tasten-  
Entk.  
10

+5V  
8V

Taktzeit für Datenfolge (Mux)

+5V  
8V

BUSACT

20  
MHz

EBC0  
EBC1  
XTAL1

CPU SAK-C-167-CR

Port 1.0-1.7  
Eingang  
Port 1.0-1.15  
16bit

Port 0.0-0.7  
Ausgang  
8bit

Port 2.0-2.7  
Eingang  
Port 2.0-2.15  
16bit

Port 3.0-3.7  
Ausgang  
Port 3.0-3.15  
16bit

Port 3.0-3.15  
Eingang  
16bit

Port 4.0-4.15  
Eingang  
16bit

Port 5.0-5.7  
Eingang  
8bit

Port 6.0-6.7  
Ausgang  
8bit

Port 5.0

Port 6.0

BUSACT

Port 6.1

EBC0  
EBC1

Rstin

XTAL1

Rstout

Datenlgt. WS-Modul  
Datenfolge in 0,2\*Takt  
8-bit (parallel)  
4-bit (Mux4556)  
4-bit (Mux4514)

Weichen-  
schalt-  
Modul  
8x  
8 Weichen

(Mux 4556)  
(Mux 4514)  
BT5611)

Zeile 1-8  
Spalte 1-8

LED-  
Matrix  
8 x 8

Anzeige jeweils  
vorgabe Weichenstrafe

Datenlgt. 8 bit

Signal  
UF-um  
Enk.

(Mux 4514)  
(Mux 4514)  
(Mux 4899)

Fehler-Anz.

LED

Freigabe-Aut

Reset

Reset-Anzeige

+5V

Edgar Falke  
31.07.2013

CPU-Kit-Anst. brd