



U11
EP3C25Q240 ALTERA FPGA

	DB1CC	Zeichner	H. Gabelken	Blatt
Aenderung	11.04.11	15:24	Teil HQTRX	
Ausgabe	11.04.11	15:34	based on DDC SDR concept of NZADR	
Datei	HQTRX_V24S.T3001	Projekt		HQTRX