

```
#include <p18cxxx.h>
```

Programmcode für die
Anzeige des Kellers.

```
#pragma config MCLRE = ON
#pragma config PWRT = ON
#pragma config OSC = INTIO2
#pragma config FSCM = OFF
#pragma config IESO = OFF
#pragma config BOR = OFF
#pragma config WDT = OFF
#pragma config PBAD = DIG
```

```
void Arrow_Up(void);
void Arrow_Down(void);
void Celler(void);
void Ground_Floor(void);
void First_Floor(void);
void Second_Floor(void);
void XD1(void);
void XD2(void);
void delay(void);
```

```
void main()
{
    OSCCON=0b11111111;
    ADCON1=0b00001111;
    TRISA=0b11010000;
    TRISB=0b00000000;
    TRISC=0b00000000;

    XD1();
    XD2();

    while(1)
    {
        if(PORTAbits.RA4==1)
        {
            Arrow_Down();
        }
        if(PORTAbits.RA7==1)
        {
            Arrow_Up();
        }
        else
        {
            XD2();
        }
    }
}
```

```
void delay(void)
{
    int i;
```

```

    for(i=0;i<200;i++);
}

void Celler(void)
{
    LATAbits.LATA0=1;
    LATAbits.LATA5=1;
    LATCbits.LATC0=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA5=0;
    LATCbits.LATC0=1;

    LATAbits.LATA0=1;
    LATAbits.LATA3=1;
    LATCbits.LATC1=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA3=0;
    LATCbits.LATC1=1;

    LATAbits.LATA0=1;
    LATAbits.LATA2=1;
    LATCbits.LATC2=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA2=0;
    LATCbits.LATC2=1;

    LATAbits.LATA0=1;
    LATAbits.LATA1=1;
    LATCbits.LATC3=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA1=0;
    LATCbits.LATC3=1;

    LATAbits.LATA0=1;
    LATAbits.LATA2=1;
    LATCbits.LATC4=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA2=0;
    LATCbits.LATC4=1;

    LATAbits.LATA0=1;
    LATAbits.LATA3=1;
    LATCbits.LATC5=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA3=0;
    LATCbits.LATC5=1;

    LATAbits.LATA0=1;
    LATAbits.LATA5=1;
    LATCbits.LATC6=0;    delay();
    LATAbits.LATA0=0;
    LATAbits.LATA5=0;
    LATCbits.LATC6=1;

```

```
}
```

```
void XD1(void)
```

```
{
```

```
    LATAbits.LATA0=0;  
    LATAbits.LATA1=0;  
    LATAbits.LATA2=0;  
    LATAbits.LATA3=0;  
    LATAbits.LATA5=0;  
    LATCbits.LATC0=1;  
    LATCbits.LATC1=1;  
    LATCbits.LATC2=1;  
    LATCbits.LATC3=1;  
    LATCbits.LATC4=1;  
    LATCbits.LATC5=1;  
    LATCbits.LATC6=1;
```

```
}
```

```
void XD2(void)
```

```
{
```

```
    LATAbits.LATA0=0;  
    LATAbits.LATA1=0;  
    LATAbits.LATA2=0;  
    LATAbits.LATA3=0;  
    LATAbits.LATA5=0;  
    LATBbits.LATB0=1;  
    LATBbits.LATB1=1;  
    LATBbits.LATB2=1;  
    LATBbits.LATB3=1;  
    LATBbits.LATB4=1;  
    LATBbits.LATB5=1;  
    LATBbits.LATB6=1;
```

```
}
```