

Bedeutung der Registerbits

26.09.10

adc_ctrl_reg 16-bit
 Bit Nr 0x MSB Bedeutung

	8?	Immer gesetzt??
	4?	
	2?	
	1?	
	8 1 = CH4 Masterbit	Set only for zero level?
	4 1 = CH3 Masterbit	
	2 1 = CH2 Masterbit	
	1 1 = CH1 Masterbit	
	8? bleibt bei 2 Ch stehen bei 4 ch reset	
	4? bleibt bei 2 Ch stehen bei 4 ch reset	
	2?	
	1?	
	8 1 = Triggersource CH4	
	4 1 = Triggersource CH3	
	2 1 = Triggersource CH2	
	1 1 = Triggersource CH1	

LSB

ctrl_reg 16-bit
 Bit Nr 0x MSB Bedeutung

	8?	
	4?	
	2 1 = holdoff-register enable	/ 0 if pulsewidth set!
	1 1 = pulsewidth trigger enable	
	8 1 = pulsewidth between values	
	4 1 = pulsewidth less than	
	2 1 = pulsewidth more than	
	1? Zero-Line adjust ??	
	8 1 = Trigger-Master enable	
	4 1 = Auto-Mode (Freerun-Bit) / 0 = Normal-Mode	
	2?	
	1?	
	8?	
	4 1 = Trigger on rising edge	/ 0 = on falling edge / 0 impossible by pulsewidth
	2 1 = internal trigger / 0 = external trigger	
	1 1 = search Zero-Bit ?	

LSB

**Beide Registerwerte werden über WRITEADC(n= 1..4 , 32-bit wert)
 in SetupAdc() zur Hardware geschrieben**