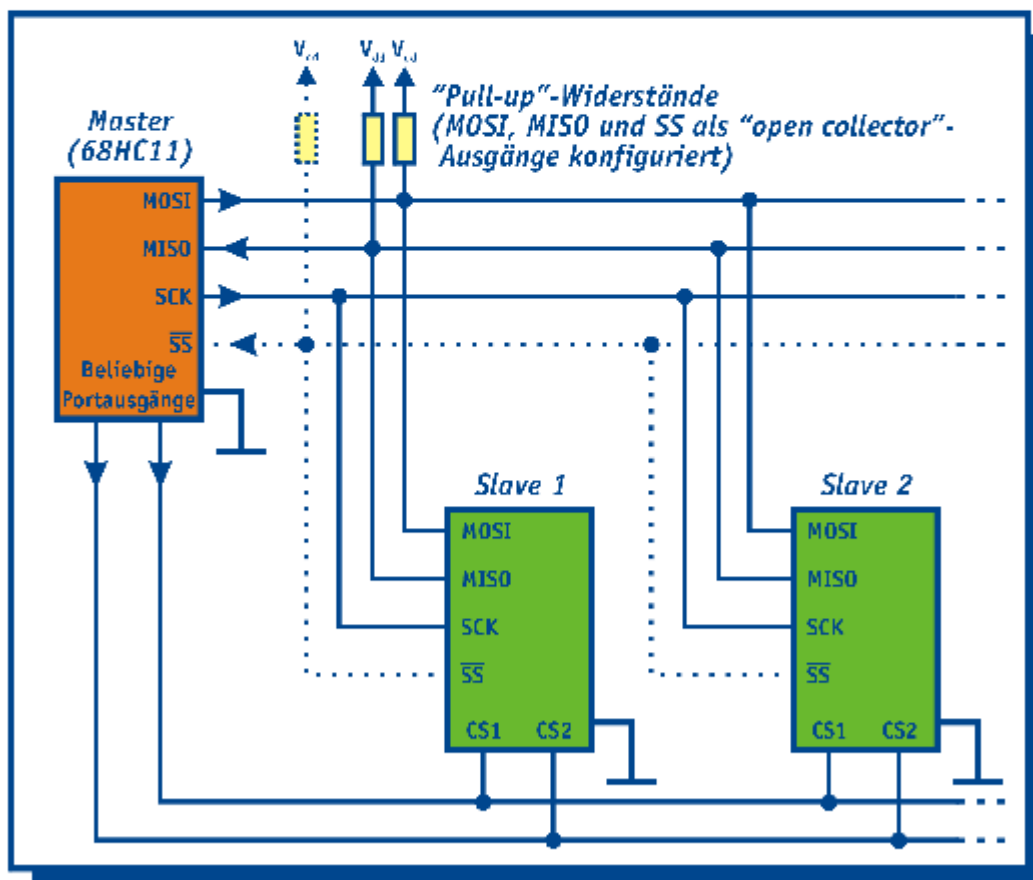




Seriellles Bus-System mit der SPI-Schnittstelle:

Mehrere "Slaves" können an einen "Master" angeschlossen sein. Für die Auswahl eines oder mehrerer "Slaves" für den *Empfang* oder Auswahl eines "Slaves" für das *Senden* gibt es je nach Möglichkeiten der Slaves mehrere Konzepte:

- "Slaves" können *Kommandos* und *Adressen* zu interpretieren
 - ➡ Aktivierung durch den "Master" über *Befehls-* und *Adressbytes*
- "Slaves" haben *Chip-Select-Eingänge* (68HC11 auch *Porteingänge*)
 - ➡ Aktivierung über *Portausgänge* des "Masters":



mp 8 10 03

68HC11 - SPI-Interface Serielles Bus-System