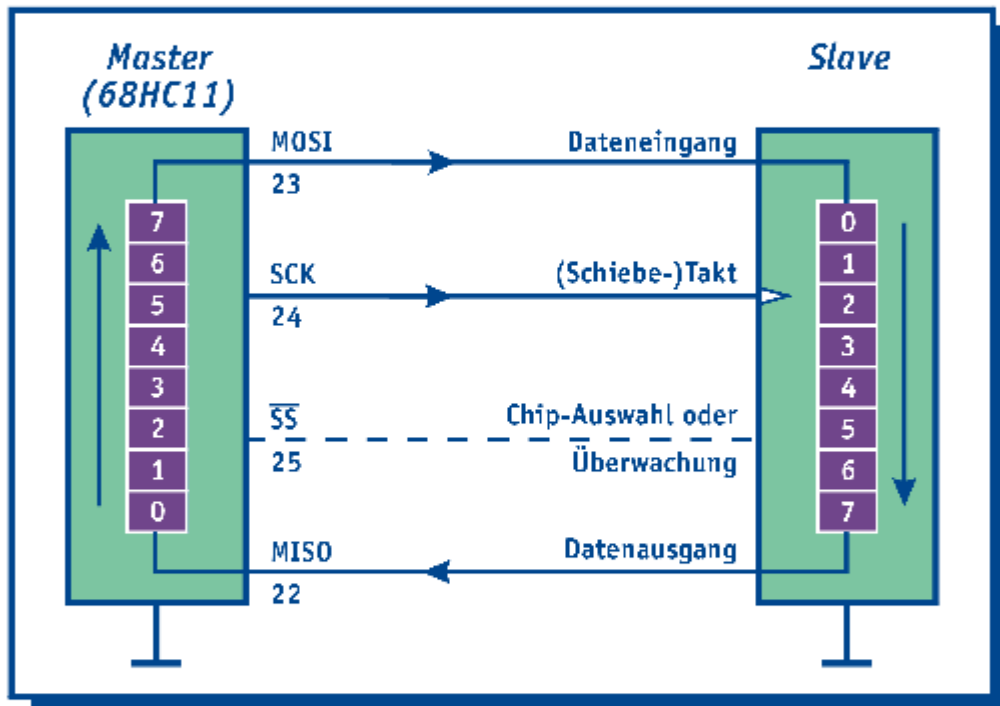








### Funktionen und Eigenschaften:

Das *SPI Interface* (*SPI = Synchronous Serial Peripherie Interface*) realisiert eine *programmierbare Schnittstelle* zur schnellen *synchronen seriellen Datenübertragung* zwischen dem  $\mu\text{C}$  und peripheren Geräten, anderen  $\mu\text{Cs}$  oder ICs mit serieller Schnittstelle. Der 68HC11 übernimmt die sog. "Master"-Funktion, die angeschlossenen Einheiten (evtl. auch 68HC11- $\mu\text{Cs}$ ) sind die "Slaves"



-  **MOSI (Master-Out/Slave In):**  
Ser. Datenausgang des "Masters", ser. Dateneingang des/der "Slaves"
-  **MISO (Master-In/Slave Out):**  
Ser. Dateneingang des "Masters", ser. Datenausgang des/der "Slaves"
-  **SCK (Serial Clock):**  
Taktvorgabe durch den "Master", Takteingang des/der "Slaves"
-  **SS (Slave Select):** Optionale Steuerleitung

mp: 9 10 C1

## 68HC11 - SPI-Interface Übersicht