

Vergleich

Stamp	SEPIA	Conitec	c't80	ELZET80	mc-CP/M (RDK)	O&R (mc-CPM+)	J&K	Kontron		Kontron	J&K	O&R (mc-CPM+)	mc-CP/M (RDK)	ELZET80	c't80	Conitec	SEPIA	Stamp
								+5V	a 1 c	+5V								
								D5	a 2 c	D0								
								D6	a 3 c	D7								
								D3	a 4 c	D2								
								D4	a 5 c	A0								
								A2	a 6 c	A3								
								A4	a 7 c	A1								
								A5	a 8 c	A8								
								A6	a 9 c	A7								
		xxx						/WAIT	a 10 c	MSB0 (A16)	A16	A16					A21	
		xxx						/BUSREQ	a 11 c	IEI								
A18	A18	xxx	A18	A18	A18	BAI	BAI	BAI	a 12 c	MSB1 (A17)	A17	A17	A19	A19	A19	A19	A19	A19
								+12V	a 13 c	MSB2 (A18)	A18	A18						BANEN
	ZBV	-12V	-12V	-12V		A19	A19	MSB2 (A19)	a 14 c	D1								
	-5V			-5V	-5V	-5V	-5V	-12V	a 15 c	-15V								-12V
	2<phi>				2<phi>	2<phi>	2<phi>	2<phi>	a 16 c	IEO								
A17	A17	A17	A17	A17	A17	BAO	BAO	BAO	a 17 c	A11								
								A14	a 18 c	A10								
	+15V			/BOOT	+15V	+15V		+15V	a 19 c	MSB5 (A21)		A16	A16	A16	A16	A16	A16	A16
								/M1	a 20 c	/NMI								
	K-PIN2							MSB6 (A22)	a 21 c	/INT								
	K-PIN3				(-12V)		/DMARDY	MSB7 (A23)	a 22 c	/WR								
/BAI	/BAI	/BAI	/BAI	/BAI		/PFL	/PF	RETIRQ	a 23 c	MSB4 (A20)	/SEL			/VID BLNK				
	VBAT	UBAT	UBAT	VCMOS	VCMOS	VCMOS	VCMOS	VCMOS	a 24 c	/RD								
/BAO	/BAO	/BAO	/BAO	/BAO		BDCL		n<phi>	a 25 c	/HALT								
	K-PIN					/DESLCT	/DESLCT	/WRITEN	a 26 c	/PWRCL								/ZRESET
								/IORQ	a 27 c	A12								
								/RFSH	a 28 c	A15								
								A13	a 29 c	<phi>								
								A9	a 30 c	/MREQ								
								/BUSAK	a 31 c	/RESET								/ARESET
								GND	a 32 c	GND								

PFL: Power Fail
 BDCL: Baud-Rate-Clock

Conitec

Conitec					
Belegung des ECB-Bus			Bedeutung der Signale		
Pin	a	b	c		
1:	+5V	xxx	+5V	+5V	Betriebsspannung
2:	D5	xxx	D0	+12V,-12V	V24 Spannungen
3:	D6	xxx	D7	UBAT	Uhren-Akku (+2...3V)
4:	D3	xxx	D2	GND	gemeinsame Masse
5:	D4	xxx	A0		
6:	A2	xxx	A3	D0 ... D7	8-Bit-Datenbus
7:	A4	xxx	A1	A0 ... A15	16-Bit-Adressbus
8:	A5	xxx	A8	A16 ... A19	Adresserweiterung auf
9:	A6	xxx	A7		20 Bit (von MMU)
10:	xxx	xxx	xxx		
11:	xxx	xxx	IEI	/RD	Daten lesen
12:	xxx	xxx	A19 !	/WR	Daten schreiben
13:	+12V	xxx	xxx	/MREQ	Speicherzugriff
14:	-12V !	xxx	D1	/IORQ	Ein-/Ausgabezugriff
15:	xxx	xxx	--		
16:	--	xxx	IEO	/NMI	vorrangiger Interrupt
17:	A17 !	xxx	A11	/INT	normaler Interrupt
18:	A14	xxx	A10	IEI	INT-Ketteneingang
19:	--	xxx	A16 !	IEO	INT-Kettenausgang
20:	/M1	xxx	/NMI		
21:	xxx	xxx	/INT	/BUSRQ	Busanforderung
22:	--	xxx	/WR	/BUSAK	Busfreigabe (für DMA)
23:	/BAI !	xxx	--	/BAI	DMA-Ketteneingang
24:	UBAT	xxx	/RD	/BAO	DMA-Kettenausgang
25:	/BAO !	xxx	/HALT		
26:	xxx	xxx	/PCL	/PCL , /RESET	System rücksetzen
27:	/IORQ	xxx	A12	/WAIT	CPU warten
28:	/RFSH	xxx	A15	/HALT	CPU im Haltezustand
29:	A13	xxx	CLOCK		
30:	A9	xxx	/MREQ	CLOCK	CPU-Takt (4 ... 6 MHz)
31:	/BUSAK	xxx	/RESET	/M1	Signal 1. Maschinenzyklus
32:	GND	xxx	GND	/RFSH	RAM-Auffrischzyklus

xxx = reserviert für Erweiterung
 -- = zur freien Verwendung
 ! = abweichend von der " Kontron ECB-Bus " Belegung