

<u>Pin</u>	<u>Name Signal</u>	<u>Verbindung zu</u>
A01	GND	GND
A02	DEV_OE	+3V3
A03	+3V3	+3V3
A04	IO21	Stecker IO1
A05	GND	GND
A06	IO10	Stecker IO1
A07	+1V5	+1V5
A08	IO24	Stecker IO1
A09	IO25	Stecker IO1
A10	+1V5	+1V5
A11	PWD_DN	AD9876
A12	GND	GND
A13	SDATA	AD9876
A14	+3V3	+3V3
A15	SCLK	AD9876
A16	GND	GND
B01	IO20	Stecker IO1
B02	DEV_CLRN	+3V3
B03	IO8	Stecker IO1
B04	IO9	Stecker IO1
B05	IO22	Stecker IO1
B06	IO23	Stecker IO1
B07	IO11	Stecker IO1
B08	IO12	Stecker IO1
B09	IO13	Stecker IO1
B10	IO26	Stecker IO1
B11	GAIN	AD9876
B12	TX_QUIET	AD9876
B13	ADTX5	AD9876
B14	ADTX4	AD9876
B15	ADTX3	AD9876
B16	SENABLE	AD9876
C01	+3V3	+3V3
C02	IO19	Stecker IO1
C03	IO7	Stecker IO1
C04	n.c.	-
C05	n.c.	-
C06	n.c.	-
C07	n.c.	-
C08	n.c.	-
C09	n.c.	-
C10	CON_IO3	TXRX_ADDA
C11	CON_IO2	TXRX_ADDA
C12	CON_IO1	TXRX_ADDA
C13	ADTX2	AD9876
C14	ADTX1	AD9876
C15	ADTX0	AD9876
C16	+3V3	+3V3
D01	IO5	Stecker IO1
D02	IO18	Stecker IO1
D03	IO6	Stecker IO1
D04	n.c.	-
D05	n.c.	-
D06	n.c.	-
D07	n.c.	-
D08	n.c.	-

D09	n.c.	-
D10	n.c.	-
D11	CON_IO4	TXRX_ADDA
D12	n.c.	-
D13	n.c.	-
D14	AD9876_CLK	AD9876
D15	TX_SYNC	AD9876
D16	CLK-A	AD9876
E01	IO16	Stecker IO1
E02	IO4	Stecker IO1
E03	IO17	Stecker IO1
E04	n.c.	-
E05	n.c.	-
E06	n.c.	-
E07	n.c.	-
E08	n.c.	-
E09	n.c.	-
E10	n.c.	-
E11	n.c.	-
E12	n.c.	-
E13	n.c.	-
E14	CLK-B	AD9876
E15	RX_SYNC	AD9876
E16	ADRX5	AD9876
F01	IO2	Stecker IO1
F02	IO15	Stecker IO1
F03	IO3	Stecker IO1
F04	n.c.	-
F05	n.c.	-
F06	GND	GND
F07	+3V3	+3V3
F08	GND	GND
F09	GND	GND
F10	+3V3	+3V3
F11	GND	GND
F12	n.c.	-
F13	n.c.	-
F14	ADRX4	AD9876
F15	ADRX3	AD9876
F16	ADRX2	AD9876
G01	OSC_CLK	QG2
G02	IO1	Stecker IO1
G03	IO14	Stecker IO1
G04	n.c.	-
G05	n.c.	-
G06	+3V3	+3V3
G07	GND	GND
G08	+1V5	+1V5
G09	GND	GND
G10	+1V5	+1V5
G11	GND	GND
G12	n.c.	-
G13	n.c.	-
G14	ADRX1	AD9876
G15	ADRX0	AD9876
G16	CLK2	Stecker IO2
H01	CLK1	Stecker IO2

H02	DATA	EPC2
H03	NCONFIG	EPC2
H04	n.c.	-
H05	n.c.	-
H06	+1V5	+1V5
H07	+1V5	+1V5
H08	GND	GND
H09	+1V5	+1V5
H10	GND	GND
H11	+1V5	+1V5
H12	n.c.	-
H13	n.c.	-
H14	N\$25	Stecker JTAG
H15	N\$21	Stecker JTAG
H16	CLK3	Stecker IO2
J01	SDATA_MOSI	ADuC841
J02	GND	GND
J03	N\$17	+3V3
J04	GND	GND
J05	GND	GND
J06	GND	GND
J07	GND	GND
J08	+1V5	+1V5
J09	GND	GND
J10	+1V5	+1V5
J11	GND	GND
J12	GND	GND
J13	OE	EPC2
J14	N\$20	Stecker JTAG
J15	N\$22	Stecker JTAG
J16	IO43	Stecker IO2
K01	A9	ADuC841
K02	A8	ADuC841
K03	SCLOCK	ADuC841
K04	DCLOCK	EPC2
K05	n.c.	-
K06	GND	GND
K07	+1V5	+1V5
K08	GND	GND
K09	+1V5	+1V5
K10	GND	GND
K11	+3V3	+3V3
K12	n.c.	-
K13	NCS	EPC2
K14	IO42	Stecker IO2
K15	IO41	Stecker IO2
K16	IO59	Stecker IO2
L01	A10	ADuC841
L02	A11	ADuC841
L03	RD\	ADuC841
L04	WR\	ADuC841
L05	n.c.	-
L06	GND	GND
L07	+3V3	+3V3
L08	GND	GND
L09	GND	GND
L10	+3V3	+3V3

L11	GND	GND
L12	n.c.	-
L13	n.c.	-
L14	IO55	Stecker IO2
L15	IO40	Stecker IO2
L16	IO58	Stecker IO2
M01	A12	ADuC841
M02	A13	ADuC841
M03	T1	ADuC841
M04	T0	ADuC841
M05	n.c.	-
M06	n.c.	-
M07	n.c.	-
M08	n.c.	-
M09	n.c.	-
M10	n.c.	-
M11	n.c.	-
M12	n.c.	-
M13	IO36	Stecker IO2
M14	IO37	Stecker IO2
M15	IO39	Stecker IO2
M16	IO57	Stecker IO2
N01	PWM0	ADuC841
N02	UC_CLK	ADuC841
N03	INT1\	ADuC841
N04	INT0\	ADuC841
N05	ADC6	ADuC841
N06	ADC4	ADuC841
N07	ADC2	ADuC841
N08	n.c.	-
N09	TP	TP4
N10	n.c.	-
N11	IO50	Stecker IO2
N12	IO33	Stecker IO2
N13	IO53	Stecker IO2
N14	IO54	Stecker IO2
N15	IO38	Stecker IO2
N16	IO56	Stecker IO2
P01	+3V3	+3V3
P02	PWM1	ADuC841
P03	TXD	Stecker RS232
P04	EA\	ADuC841
P05	SS\	ADuC841
P06	ADC3	ADuC841
P07	T2EX	ADuC841
P08	T2	ADuC841
P09	SWITCH 3	SWITCH 3
P10	IO44	Stecker IO2
P11	IO27	Stecker IO2
P12	IO45	Stecker IO2
P13	IO51	Stecker IO2
P14	IO35	Stecker IO2
P15	IO52	Stecker IO2
P16	+3V3	+3v3
R01	RXD	Stecker RS232
R02	ADC7	ADuC841
R03	ALE	ADuC841

R04	AD0	ADuC841
R05	AD2	ADuC841
R06	AD3	ADuC841
R07	AD6	ADuC841
R08	AD5	ADuC841
R09	SWITCH 2	SWITCH 2
R10	IO28	Stecker IO2
R11	IO46	Stecker IO2
R12	IO47	Stecker IO2
R13	IO48	Stecker IO2
R14	IO31	Stecker IO2
R15	IO32	Stecker IO2
R16	IO34	Stecker IO2
T01	GND	GND
T02	PSEN\	ADuC841
T03	+3V3	+3V3
T04	AD1	ADuC841
T05	GND	GND
T06	AD7	ADuC841
T07	+1V5	+1V5
T08	AD4	ADuC841
T09	SWITCH 1	SWITCH 1
T10	+1V5	+1V5
T11	IO29	Stecker IO2
T12	GND	GND
T13	IO30	Stecker IO2
T14	+3V3	+3V3
T15	IO49	Stecker IO2
T16	GND	GND

## Funktion

GND  
3.3 V  
3.3 V  
Ein-/Ausgabe für Tests  
GND  
Ein-/Ausgabe für Tests  
1.5 V  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
1.5 V  
Power Down AD-/DA-Wandler  
GND  
serielle Daten zur Konfiguration AD-/DA-Wandler  
3.3 V  
Takt f. serielle Kommunikation AD-/DA-Wandler  
GND  
Ein-/Ausgabe für Tests  
3.3 V  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Auswahl der Betriebsart f. TX-Port des AD-/DA-Wandlers  
Sendepfad des AD-/DA-Wandlers deaktivieren  
Sendepfad Bit 5  
Sendepfad Bit 4  
Sendepfad Bit 3  
serielle Kommunikation AD-/DA-Wandler aktivieren  
3.3 V  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
-  
-  
-  
-  
-  
-  
Steuersignale für Sendeendstufe  
Steuersignale für Sendeendstufe  
Steuersignale für Sendeendstufe  
Sendepfad Bit 2  
Sendepfad Bit 1  
Sendepfad Bit 0  
3.3 V  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
-  
-  
-  
-  
-

-  
-  
Steuersignale für Sendeendstufe

-  
Takt f. AD-/DA-Wandler  
Synchronisation Sendepfad AD-/DA-Wandler  
Taktausgang von AD-/DA-Wandler, Samplingrate des Empfangspfades  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests

-  
-  
-  
-  
-  
-  
-  
-  
-  
Taktausgang von AD-/DA-Wandler, Samplingrate des Sendepfades  
Synchronisation Empfangspfad AD-/DA-Wandler  
Empfangspfad Bit 5  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests

-  
-  
GND  
3.3 V  
GND  
GND  
3.3 V  
GND

-  
Empfangspfad Bit 4  
Empfangspfad Bit 3  
Empfangspfad Bit 2  
Takt zum FPGA von Quarzoszillator  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests

-  
3.3 V  
GND  
1.5 V  
GND  
1.5 V  
GND

-  
Empfangspfad Bit 1  
Empfangspfad Bit 0  
Taktein-/ausgang f. Tests und Zusatzplatinen  
Taktein-/ausgang f. Tests und Zusatzplatinen

Datensignal zur Konfiguration FPGA über EEPROM  
Steuersignal zur Konfiguration FPGA durch EEPROM

-

-

1.5 V

1.5 V

GND

1.5 V

GND

1.5 V

-

-

Datensignal zur Konfiguration FPGA über JTAG-Schnittstelle, TDI  
Steuersignal zur Konfiguration FPGA über JTAG-Schnittstelle, TDO  
Taktein-/ausgang f. Tests und Zusatzplatinen  
Datensignal für serielle Schnittstelle des ADuC841

GND

MSEL0, zur Auswahl der Konfigurationsart (EEPROM/JTAG)

GND

GND

GND

GND

1.5 V

GND

1.5 V

GND

GND

Steuersignal zur Konfiguration FPGA durch EEPROM

Taktsignal zur Konfiguration FPGA über JTAG-Schnittstelle, TCK

Steuersignal zur Konfiguration FPGA über JTAG-Schnittstelle, TMS

Ein-/Ausgabe für Tests

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Taktsignal serielle Schnittstelle ADuC841

Taktsignal zur Konfiguration FPGA durch EEPROM

-

GND

1.5 V

GND

1.5 V

GND

3.3 V

-

Steuersignal zur Konfiguration FPGA durch EEPROM

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Steuersignal oder Datenein-/ausgabe zu ADuC841

Steuersignal oder Datenein-/ausgabe zu ADuC841

-

GND

3.3 V

GND

GND

3.3 V



GND

-

-

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Signal zu Timer/Counter 1 des ADuC841

Signal zu Timer/Counter 0 des ADuC841

-

-

-

-

-

-

-

-

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Eingang Pulsweitenmodulation oder Datenein-/ausgabe zu ADuC841

Takt zum Mikrocontroller

Signal zu INT1 des ADuC841

Signal zu INT0 des ADuC841

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

-

Testpin

-

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

3.3 V

Eingang Pulsweitenmodulation oder Datenein-/ausgabe zu ADuC841

Sendepfad RS232-Schnittstelle

Steuersignal zu ADuC841

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Datenein-/ausgabe zu ADuC841

Eingang, Steuersignal durch Taster

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

Ein-/Ausgabe für Tests

3.3 V

Empfangspfad RS232-Schnittstelle

Datenein-/ausgabe zu ADuC841

Steuersignal zu ADuC841

Datenein-/ausgabe zu ADuC841  
Datenein-/ausgabe zu ADuC841  
Datenein-/ausgabe zu ADuC841  
Datenein-/ausgabe zu ADuC841  
Datenein-/ausgabe zu ADuC841  
Eingang, Steuersignal durch Taster  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
Ein-/Ausgabe für Tests  
GND  
Steuersignal zu ADuC841  
3.3 V  
Datenein-/ausgabe zu ADuC841  
GND  
Datenein-/ausgabe zu ADuC841  
1.5 V  
Datenein-/ausgabe zu ADuC841  
Eingang, Steuersignal durch Taster  
1.5 V  
Ein-/Ausgabe für Tests  
GND  
Ein-/Ausgabe für Tests  
3.3 V  
Ein-/Ausgabe für Tests  
GND