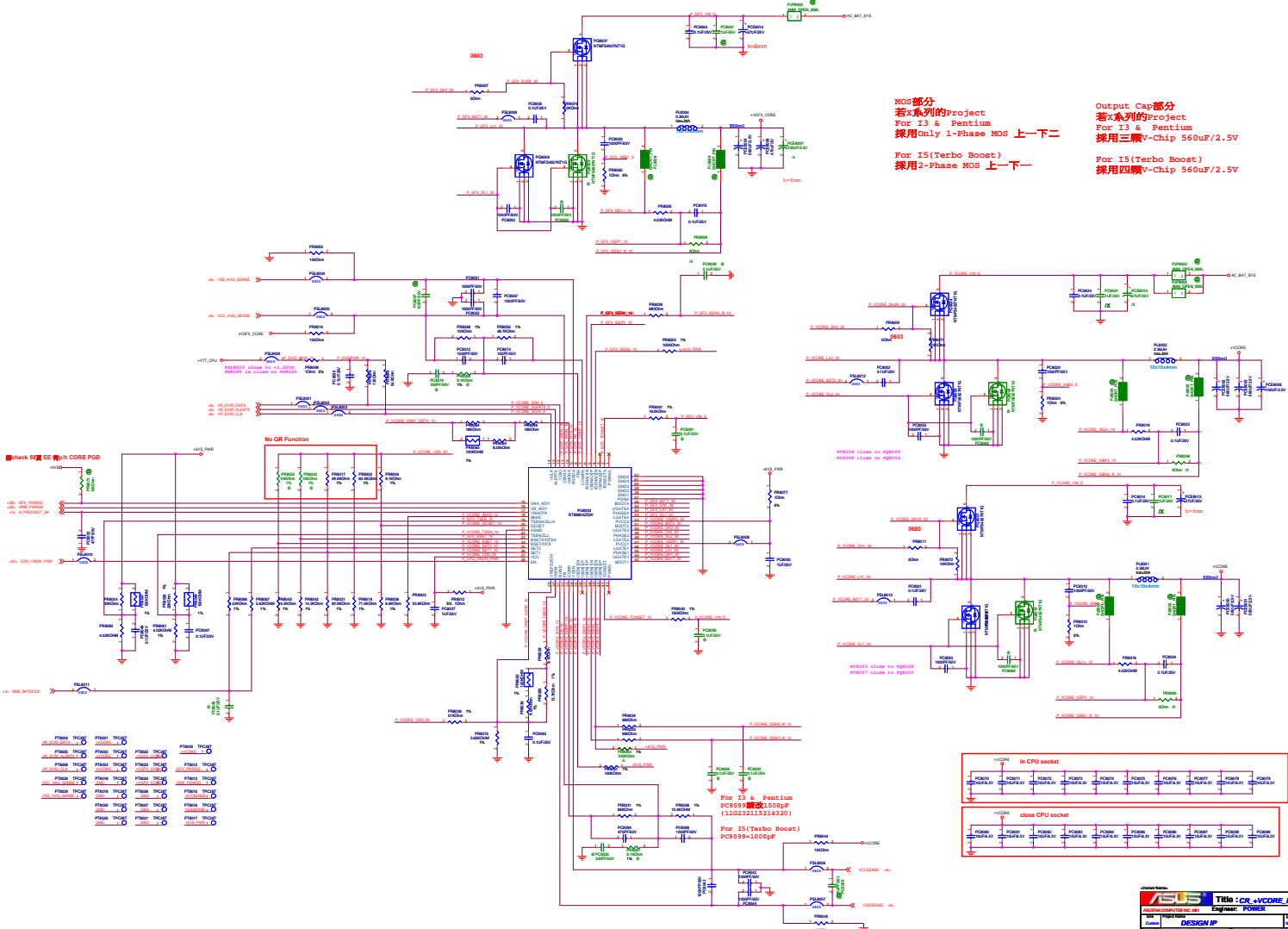


IMVP7.5 CPU VCORE REGULATOR



MOS部分
 若X系列的Project
 For I3 & Pentium
 採用Only 1-Phase MOS 上一下二
 For I5(Terbo Boost)
 採用2-Phase MOS 上一下一

Output Cap部分
 若X系列的Project
 For I3 & Pentium
 採用三顆V-Chip 560uF/2.5V
 For I5(Terbo Boost)
 採用四顆V-Chip 560uF/2.5V

