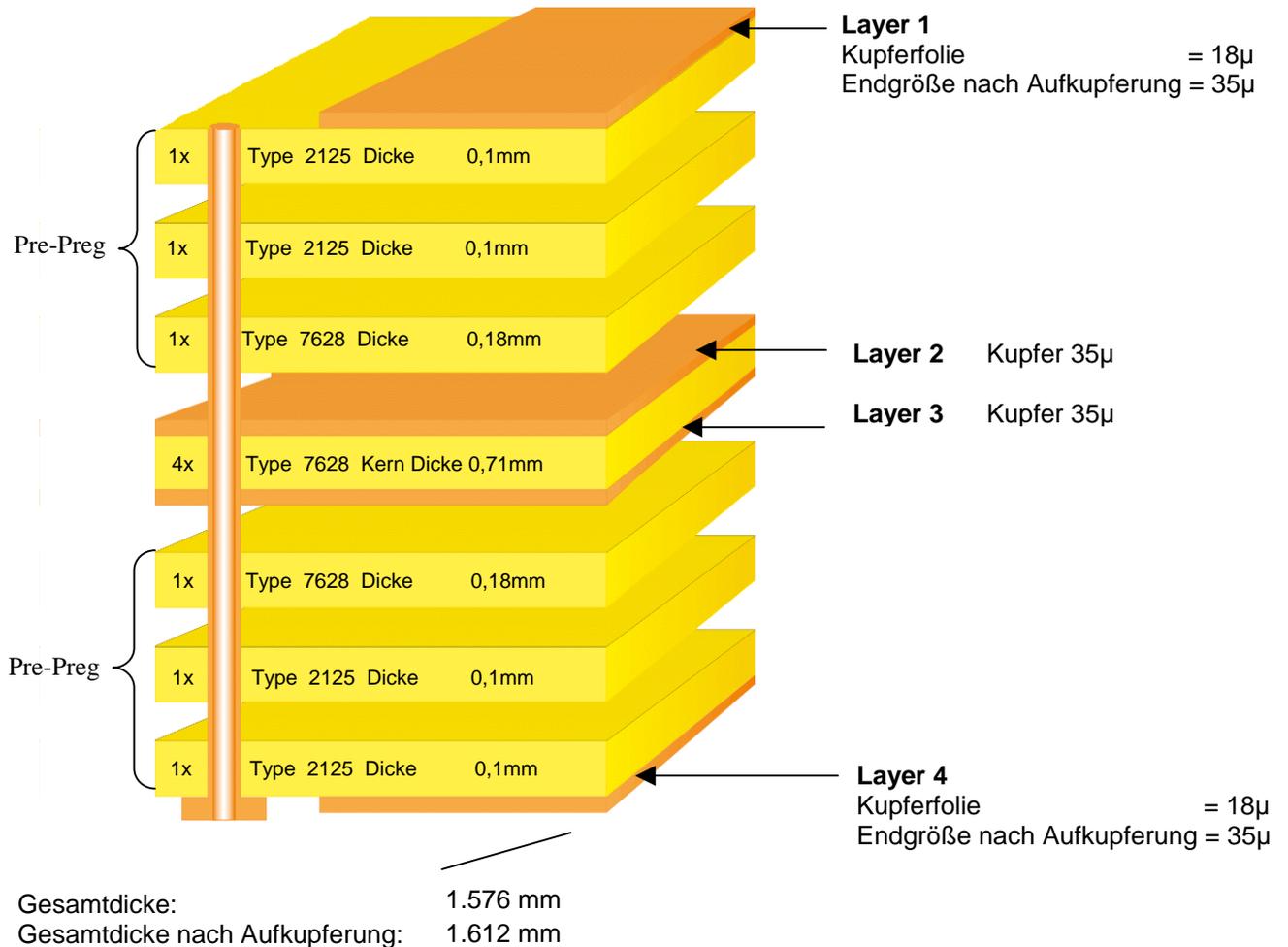


**Theoretischer Lagenaufbau für 4 Lagen Multilayer im PCB - Pool®**



Toleranz +/- 0.1mm

 **Impedanzkontrollierte ML bitte NonPool anfragen, da der Lagenaufbau (bei Herstellerwechsel) variieren kann.**