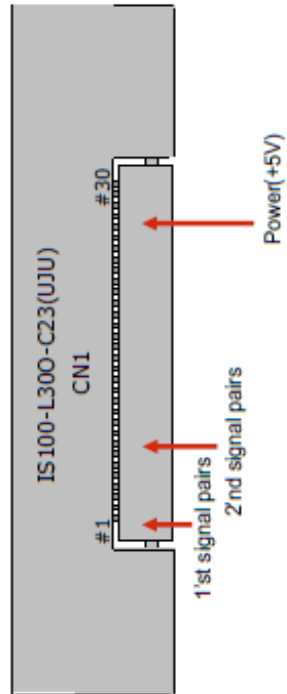


Tabelle1

Steckverbinder zum Display		
Pin	Belegt?	Datenblatt
30	X	Vlcd
29		Vlcd
28	X	Vlcd
27		NC
26		NC
25		NC
24		GND
23	x	RXE 3+
22	x	RXE 3-
21	x	RXE C+
20	x	RXE C-
19	x	RXE 2+
18	x	RXE 2-
17	X	GND
16	x	RXE 1+
15	x	RXE 1-
14	X	GND
13	x	RXE 0+
12	x	RXE 0-
11	x	RXO 3+
10	x	RXO 3-
9	x	RXO C+
8	x	RXO C-
7	X	GND
6	x	RXO 2+
5	x	RXO 2-
4	x	RXO 1+
3	x	RXO 1-
2	x	RXO 0+
1	x	RXO 0-

Layout



Layout

1	
3	
7	8
9	10
11	12
13	
15	16
17	18
19	20
21	22
23	24
25	26
27	28
29	30

Buchsenleiste zum Interface

Pin	Signal vom Display (Pin-Nr)
1	Vlcd (28)
2	---
3	Vlcd (30)
4	---
5	---
6	---
7	RXO 0- (1)
8	RXO 0+ (2)
9	RXO 1- (3)
10	RXO 1+ (4)
11	RXO 2- (5)
12	RXO 2+ (6)
13	GND (7)
14	---
15	RXO C- (8)
16	RXO C+ (9)
17	RXO 3- (10)
18	RXO 3+ (11)
19	RXE 0- (12)
20	RXE 0+ (13)
21	RXE 1- (15)
22	RXE 1+(16)
23	RXE 2- (18)
24	RXE 2+ (19)
25	GND (14)
26	GND (17)
27	RXE C- (20)
28	RXE C+(21)
29	RXE 3- (22)
30	RXE 3+ (23)