

SPI Übertragungsprotokoll zum MCP 2515

SPI Clock Rate: 156.25kHz

MCP 2515 Initialisierung					
BIN	HEX	DEZ	Command	Register	Data
0b1100 0000	0xC0	192	SPI Reset		
0b 10	0x2	2	SPI Write		
0b10 1010	0x2A	42		CNF1	
0b 111	0x7	7			✓
0b 10	0x2	2	SPI Write		
0b10 1001	0x29	41		CNF2	
0b1001 0000	0x90	144			✓
0b 10	0x2	2	SPI Write		
0b10 1000	0x28	40		CNF3	
0b 10	0x2	2			✓
0b 10	0x2	2	SPI Write		
0b10 1011	0x2B	43		CANINTE	
0b 11	0x3	3			✓
0b 10	0x2	2	SPI Write		
0b110 0000	0x60	96		RXBOCTRL	
0b110 0000	0x60	96			✓
0b 10	0x2	2	SPI Write		
0b111 0000	0x70	112		RXB1CTRL	
0b110 0000	0x60	96			✓
0b 10	0x2	2	SPI Write		
0b10 0000	0x20	32		RXMOSIDH	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0001	0x21	33		RXMOSIDL	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0010	0x22	34		RXM0EID8	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0011	0x23	35		RXM0EID0	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0100	0x24	36		RXM1SIDH	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0101	0x25	37		RXM1SIDL	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0110	0x26	38		RXM1EID8	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b10 0111	0x27	39		RXM1EID0	
0b 0	0x0	0			✓

0b 10	0x2	2	SPI Write		
0b 1100	0xC	12		BFPCTRL	
0b 0	0x0	0			✓
0b 10	0x2	2	SPI Write		
0b 1101	0xD	13		TXRTSCTRL	
0b 0	0x0	0			✓
0b 101	0x5	5	SPI Bit Modify		
0b 1111	0xF	15		<i>Addr:</i> CANCTRL	
0b1110 0000	0xE0	224		Mask	
0b 0	0x0	0			✓