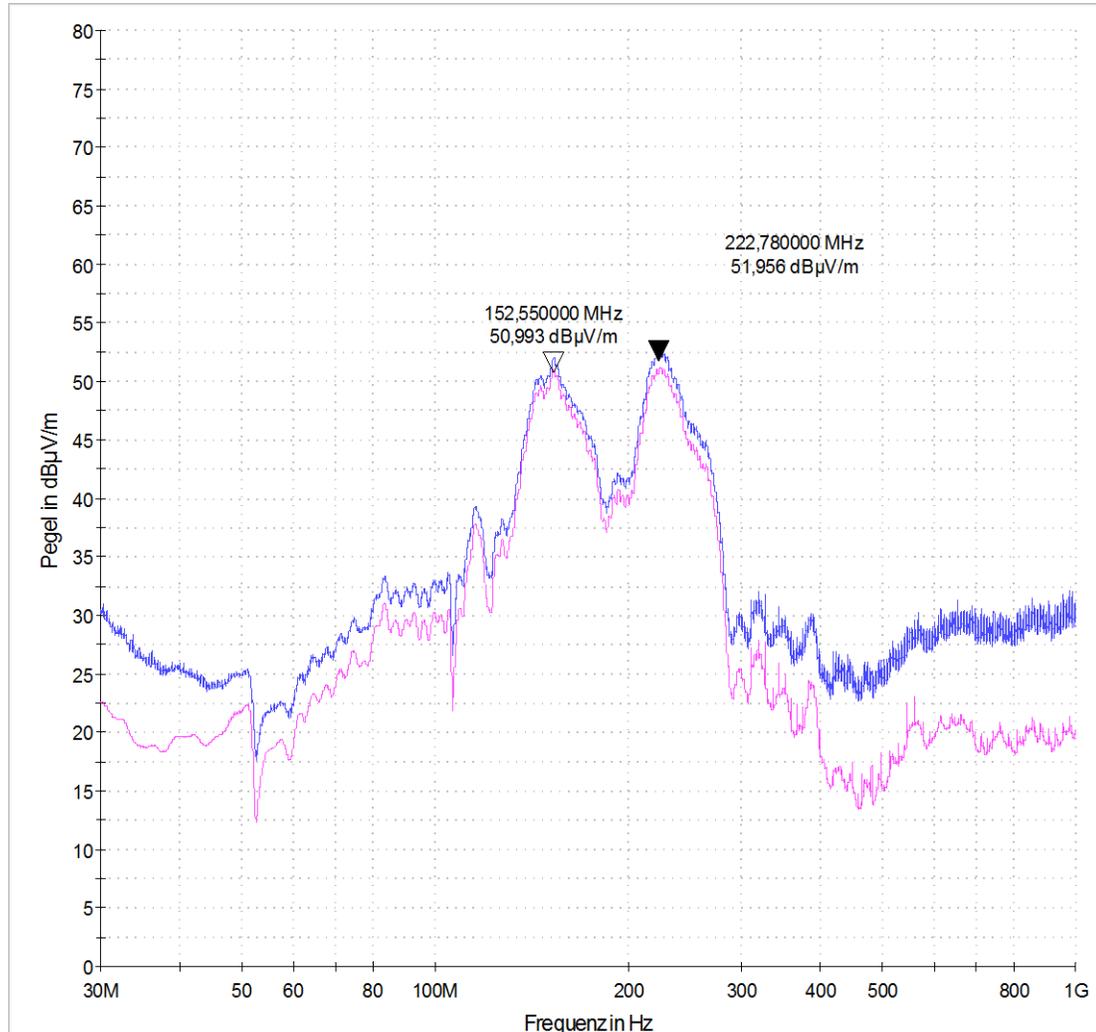
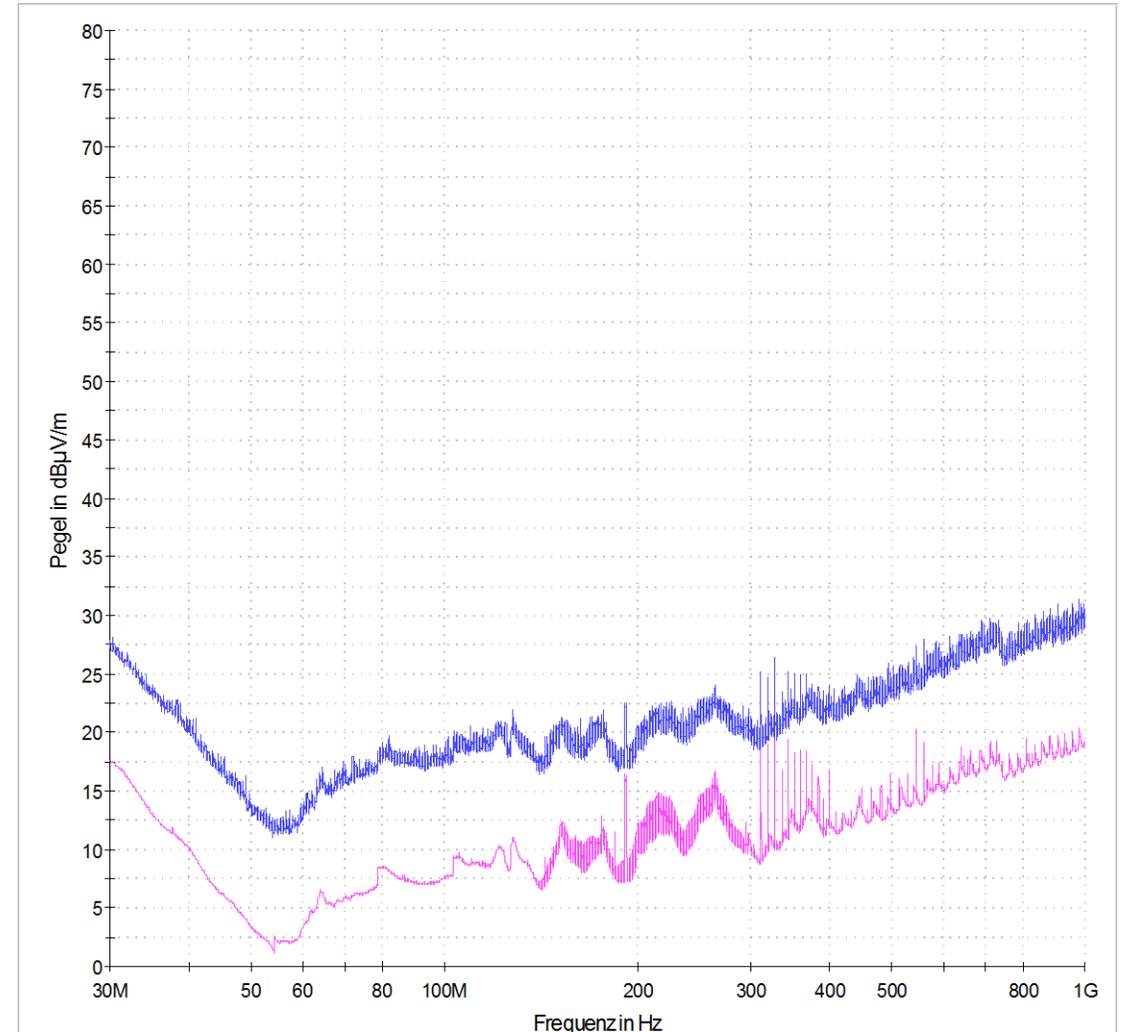


# Ergebnisse EMV-Test radiated emissions

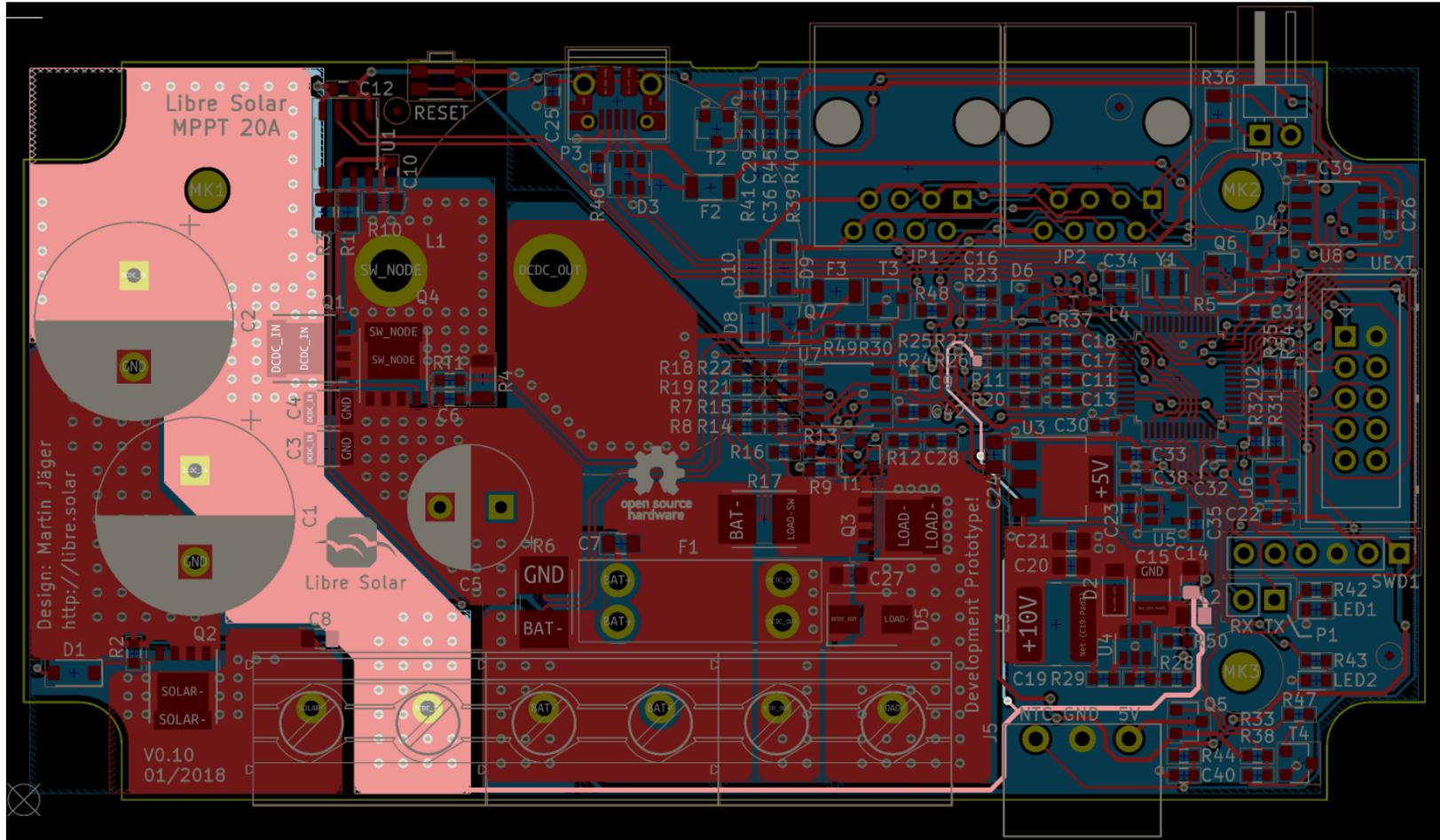


Leistungsteil (DCDC) eingeschaltet  
Strom: 3A



Leistungsteil ausgeschaltet (aber MCU  
und Display an)

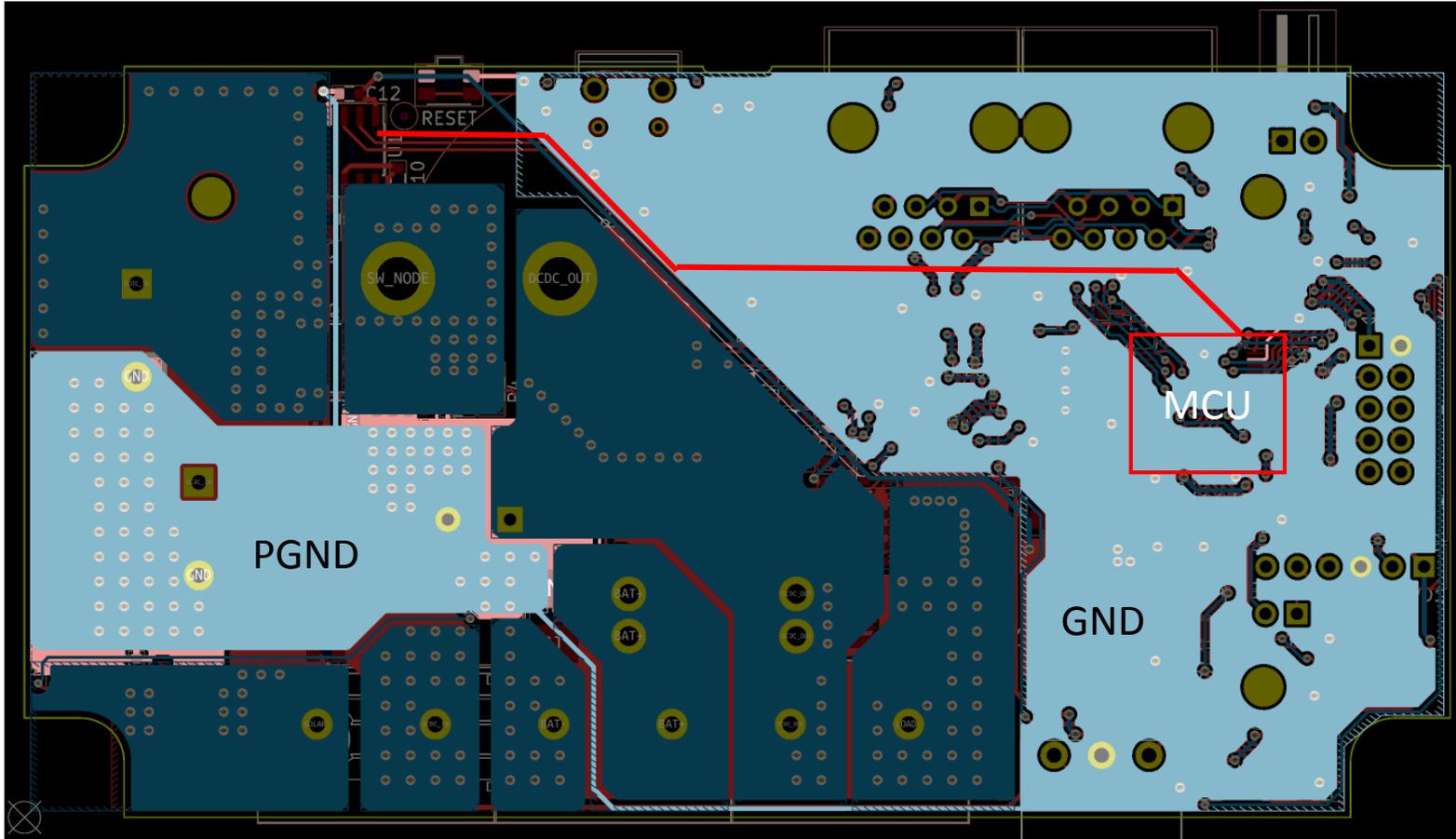
## Top layer, PV Eingang (high-side DCDC) markiert



### Mögliche Probleme:

1. Große freie Fläche oben links wirkt als Antenne (ist aber notwendig zur Kühlung des HS MOSFET)
2. Abgriff für interne 10V Spannungsversorgung (unten) wirkt als Antenne  
Hinweis: GND Verbindung liegt direkt darunter, siehe nächste Folie

## Bottom layer, GND markiert

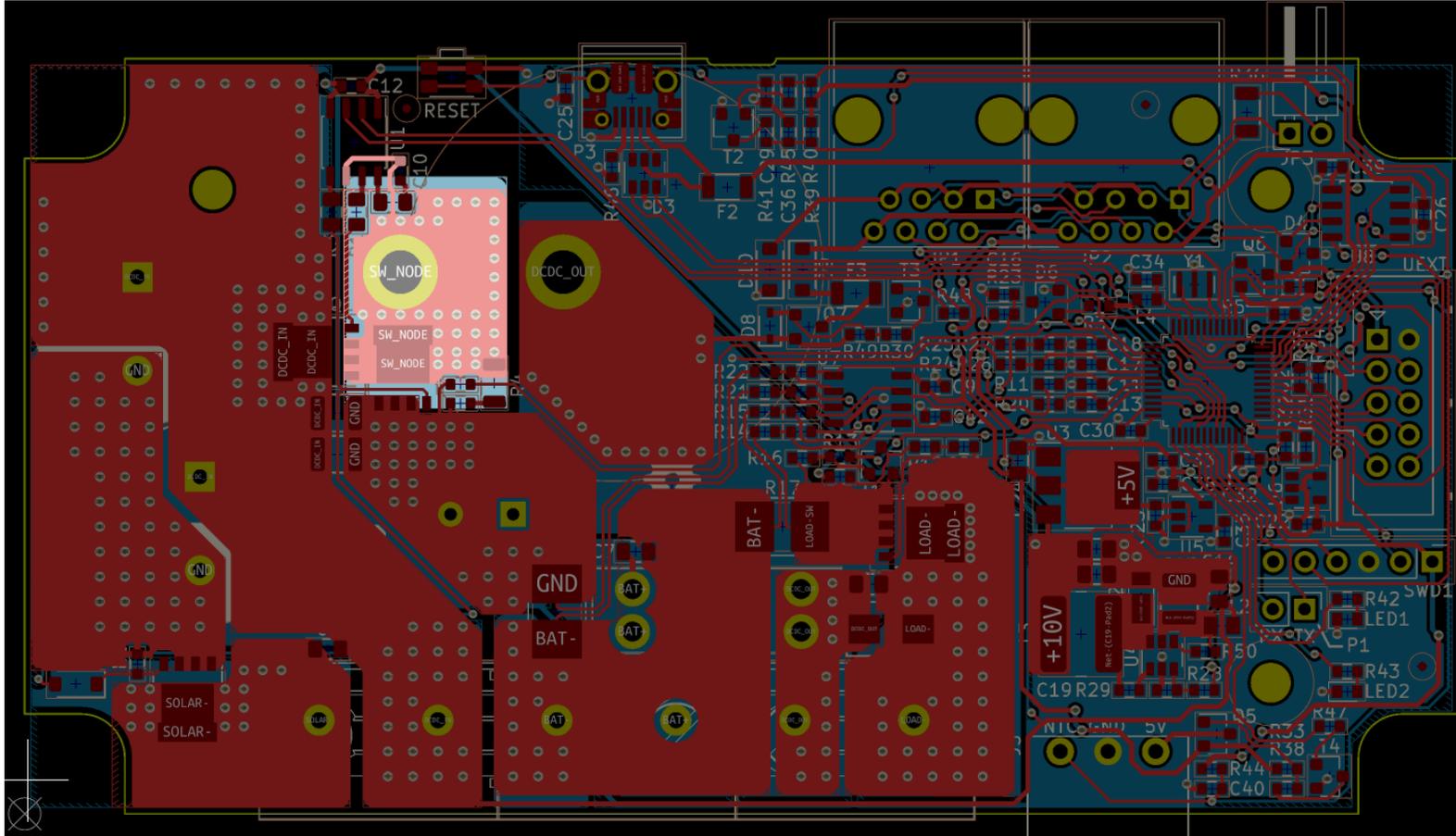


### Mögliche Probleme:

3. Verbindung zwischen PGND und GND ungünstig?
4. PWM-Signal-Leitungen spannen mit GND Rückführung große Fläche auf.  
Verlauf eingezeichnet: —————

Hinweis: Die GND-Verbindung oben links geht zum MOSFET-Treiber, parallel zur HS gate Leiterbahn auf der anderen Seite

## Top layer, Switch node markiert



### Mögliche Probleme:

5. Switch node zu groß und koppelt kapazitiv ein?  
Falls noch kleiner → Wärmeabfuhr problematisch. GND plane darunter sinnvoll?