

## Erklärung zu den Timern des Attiny85

Test #	PWM-Wert in OCRxy	Pulsbreite / Timer-Takte	PWM-Periode / Timer-Takte	Komentar
1	Timer 0, Fast PWM, timer mode 3			Pulsbreite 0 nicht direkt möglich
	0	1	256	
	1	2	256	
	2	3	256	
	3	4	256	
	252	253	256	
	253	254	256	
	254	255	256	
	255	256	256	
2	Timer 0, Phase correct PWM, timer mode 1			Pulsbreite 0-510 direkt möglich
	0	0	510	
	1	2	510	
	2	4	510	
	3	6	510	
	252	504	510	
	253	506	510	
	254	508	510	
	255	510	510	
3	Timer 0, Phase correct PWM, timer mode 5, OCR0A=100			Pulsbreite 0-200 direkt möglich
	0	0	200	
	1	2	200	
	2	4	200	
	3	6	200	
	97	194	200	
	98	196	200	
	99	198	200	
	100	200	200	
4	Timer 1, PWM, normal mode			Lücke von 2 Takten zwischen den beiden letzten PWM Werten
	0	0	256	
	1	1	256	
	2	2	256	
	3	3	256	
	252	252	256	
	253	253	256	
	254	254	256	
	255	256	256	
5	Timer 1, PWM, CTC mode, OCR1C=99			Lücke von 2 Takten zwischen den beiden letzten PWM Werten
	0	0	100	
	1	1	100	
	2	2	100	
	3	3	100	
	97	97	100	
	98	98	100	
	99	100	100	
	100	100	100	