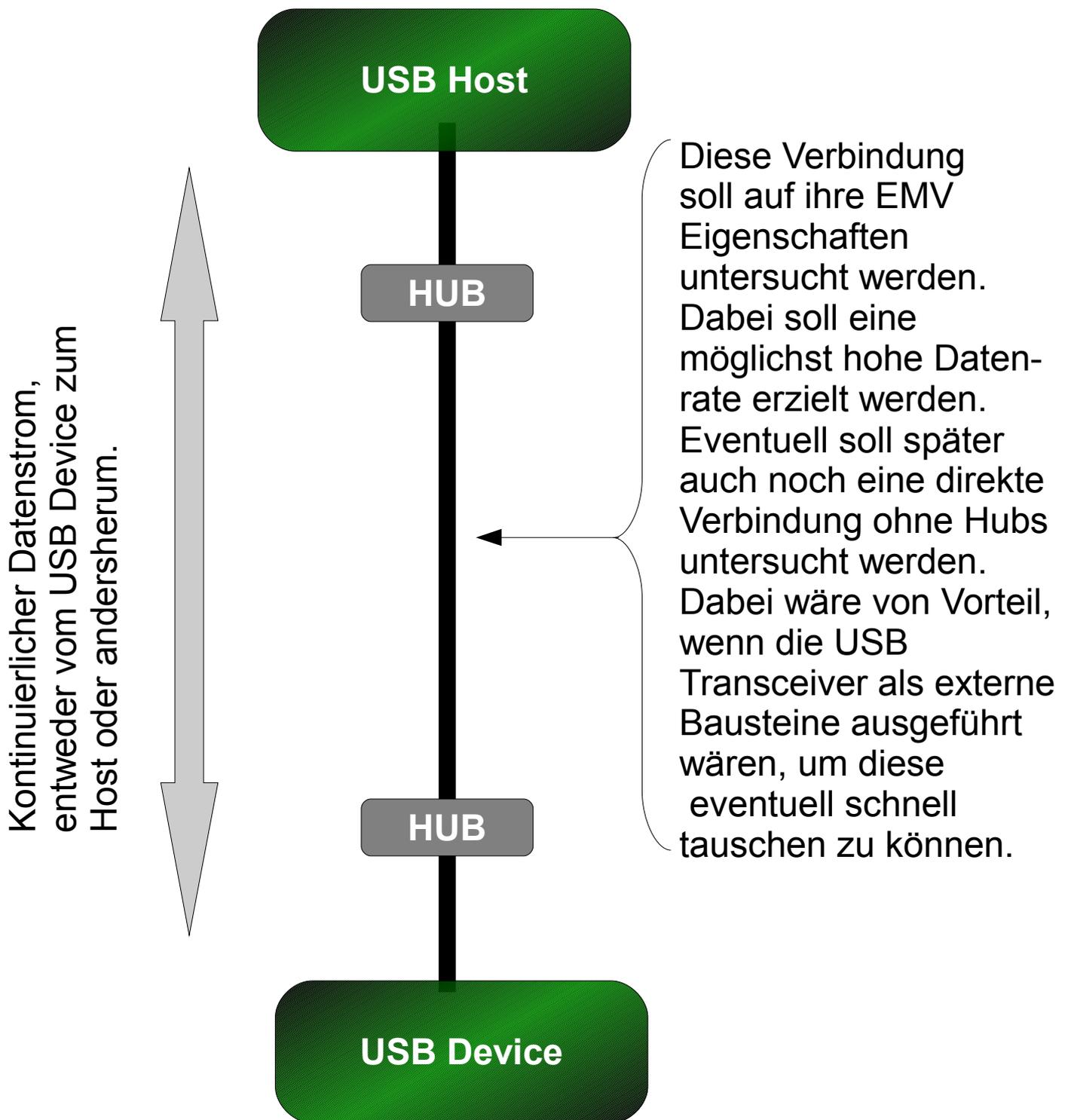


USB Testaufbau zur EMV Analyse einer USB Datenübertragungsstrecke

Der USB Host soll mittels eines Eval-Boards (OTG Device oder normale Host Funktionalität, aber ohne PC) realisiert werden.



Das USB Device soll mittels Eval - Board (OTG Device oder normale Device Funktionalität) realisiert werden. Dabei soll es möglich sein, kontinuierlich Daten mit hoher Datenrate entweder vom Device zu lesen oder auf das Device zu schreiben.