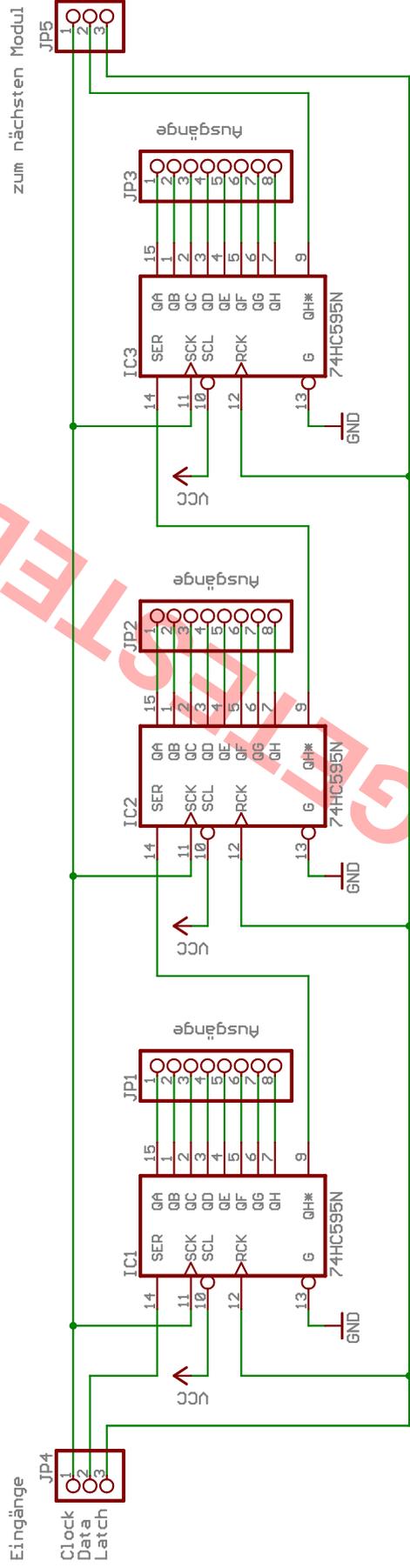


... aus 3 mach 24 (oder mehr)



Es müssen immer ALLE Bits in die Register geschoben werden!

Die Daten werden seriell über die Leitung "Data" in die Schieberegister geschoben. Leitung "Clock" gibt dabei den Takt an. Beim Wechsel von High auf Low der Leitung "Latch" werden alle Schieberegister gleichzeitig in die Ausgangsregister kopiert und dadurch an den Ausgängen sichtbar.

Rainer Stamm@gmx.de	
based on: www.microcontroller.net www.ti.com Datasheet 74HC595	
Porterweiterung	
07.06.2002 01:05:54	
Sheet: 1/1	