

1 BESCHREIBUNG

1.1 Allgemeine Angaben

1.1.1 Bezeichnung

Die Baugruppe hat die Bezeichnung „Speicher SR 1810/3“.

1.1.2 Verwendungszweck

Auf der Leiterkarte der Baugruppe SR 1810/3 sind zwei Schaltungsgruppen mit unterschiedlichen Aufgaben untergebracht.

Die eine Gruppe liegt elektrisch zwischen dem Mikroprozessor der zentralen Steuereinheit und den die Empfängereinstellung bestimmenden Schaltungsteilen der einzelnen Baugruppen. Sie übernimmt die Signalzuordnung für die zu steuernden Schaltungsteile und arbeitet gleichzeitig als Treiber zur Datenübernahme aus solchen Baugruppen in den Mikroprozessor.

Die zweite Schaltungsgruppe dient als Signaldetektor, der den Signal/Rauschabstand des Empfangssignals bewertet und damit eine Aktivität (Belegung) auf der empfangenen Frequenz erkennen kann.

1.1.3 Allgemeine Beschreibung

Der Speicher SR 1810/3 ist als Einschub ausgeführt und besteht aus einer Leiterkarte mit einer Frontplatte an der einen und einem 96poligen Stecker ST 1 an der anderen Schmalseite. Alle geräteinternen Verbindungen führen über diesen Stecker ST 1. An der Frontplatte befindet sich eine 50polige Buchse BU 1 als Schnittstelle für eine Antennenmatrix und für ein HF-Schutzfilter.

Der Speicher SR 1810/3 hat seinen Platz innerhalb der Baugruppe Analyseoszillator AO 1700, die eine entsprechende Aussparung besitzt, in die der Speicher SR 1810/3 eingeschoben wird.