

; JED2EQN -- JEDEC file to Boolean Equations disassembler (Version V063)
; Copyright (c) National Semiconductor Corporation 1990-1993
; Disassembled from GAL16V8.JED. Date: 1-28-125
;\$GALMODE SMALL

chip GAL16V8 GAL16V8

nc1=1 i2=2 i3=3 i4=4 i5=5 i6=6 i7=7 i9=9 GND=10 /nc11=11 o12=12
o13=13 o14=14 o15=15 o16=16 o17=17 o18=18 o19=19 VCC=20

@ues 000000000000000000

equations

/o19 = /i2 * i3 * /i4 * /i5 * i6 * i7

o18 = i2 * /i6 * i7
+ /i2 * i4 * i5 * i6 * i7
+ i2 * i3 * /i6
+ /i2 * /i4 * /i5 * i6

/o17 = i2 * /i4 * /i5 * /i6
+ /i4 * /i5 * /i6 * i7
+ /i3 * /i4 * /i5 * /i6

o16 = i2 * /i3 * i4 * i5 * i9
+ /i2 * /i4 * /i5 * /i6 * i7
+ /i2 * /i3 * i4 * i5 * /i7
+ /i4 * /i5 * /i6 * i9
+ /i3 * /i4 * /i5 * /i6 * i7
+ i4 * i5 * /i6

o15 = i2 * i3 * i4 * i5 * i6
+ /i4 * i5 * /i6
+ /i2 * /i3 * i4 * i5 * i6 * /i7
+ i2 * i3 * /i4 * /i5 * i6
+ /i4 * /i6 * i9
+ i2 * /i3 * /i4 * /i5 * i7
+ /i2 * i3 * /i4 * /i5 * i7
+ /i2 * /i4 * /i5 * i7 * /i9

o14 = i4 * i5 * i6
+ /i2 * /i3 * /i9
+ /i4 * /i5

o13 = i3 * /i4 * /i5 * i6 * i7
+ /i2 * i4 * i5 * i6 * i7
+ /i2 * /i3 * i4
+ /i2 * /i3 * i5
+ /i3 * /i6
+ /i2 * i3 * /i4 * /i5 * /i7
+ /i2 * i3 * /i4 * /i5 * /i9

/o12 = i2 * i3 * /i4 * /i5 * i6 * i7
+ /i2 * i3 * /i4 * /i5 * /i7
+ /i2 * /i3 * /i6
+ /i2 * i4 * i5 * i6 * i7
+ /i2 * /i4 * /i5 * /i6 * /i9
+ /i3 * /i6 * /i7