

# SPECIALISTI IN ADD - ON

IBM (PS1/xx - PS2/xx - RISC)  
OLIVETTI - BULL  
TOSHIBA - COMPAQ  
HP - ZENITH

## DRIVE ESTERNI 360K/1.2 MB

Unità floppy esterna da 360K/1.2 MB  
per tutti i PC

SCHEDE DI ESPANSIONE  
RAM - SIMM - SIP  
SCHEDE DI MEMORIA  
SCHEDE SERIALI  
E PARALLELE

per tutti i PC

## COPROCESSORI MATEMATICI

Originali INTEL,  
completi di manuali e garanzia  
a prezzi unici!!

## SCHEDA EMULAZIONE

IRMA3 - 3270 PC/MC  
IDEA COMM 5251 - PC/MC

## UNITÀ HARD DISK E FLOPPY DISK

CON CONTROLLER  
Tutti i modelli

## "MODEM HAYES" ORIGINALI

## SCHEDE PER RETI LAN PC/MC

Per ordini telefonare a

**STE** S.r.l.

Via V. Ussani, 90 - 00151 ROMA  
Tel. 06/6535176 (4 linee r.a.)  
Fax 06/6570733

**COMPAQ**

CONCESSIONARIO AUTORIZZATO

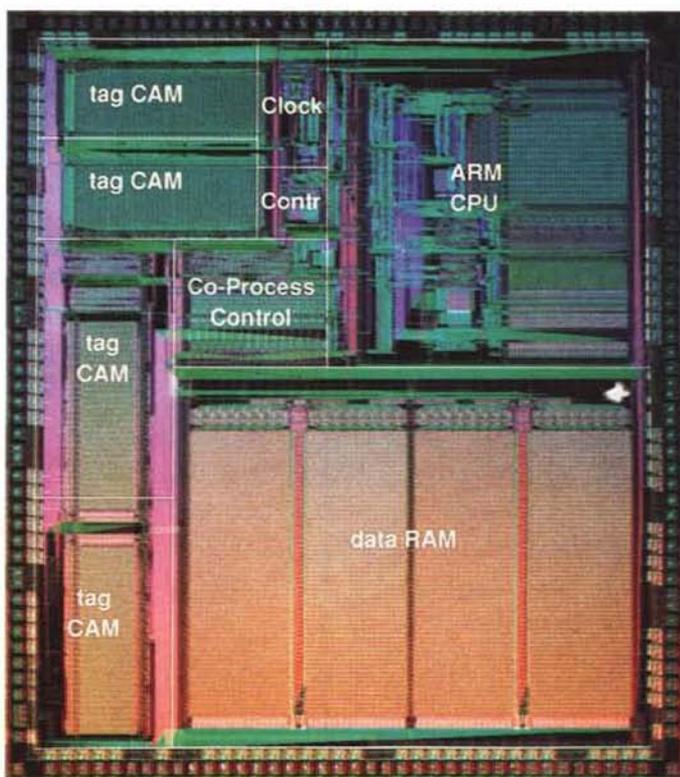
I marchi presenti sono registrati dalle rispettive Case

## ARM della seconda generazione

La VLSI Technology ha annunciato l'introduzione di componenti della seconda generazione della famiglia di processori a 32 bit in architettura RISC, espressamente concepiti per applicazioni di tipo embedded, dove il basso costo e il basso consumo sono requisiti fondamentali. Tra la serie di processori ARM (Advanced RISC Machine) spiccano l'ARM6, un FBS (Functional System Block) che può svolgere la funzione di processore in un sistema realizzato su un unico chip; ARM60, un chip contenente un processore RISC a 32 bit; ARM600, un chip MCU (MicroComputer Unit) che incorpora un microprocessore a 32 bit, una memoria cache della capacità di 4 KByte, un'unità di gestione della memoria (MMU - Memory Management Unit) e dispositivi I/O. Sia ARM60 che ARM600 incorporano la circuiteria JTAG (Joint Tag Action Group) per supportare il collaudo per l'esplorazione del bordo (Boundary Scan). Questa nuova serie di componenti va a ricoprire l'area di mercato delle applicazioni di controllo embedded a basso costo, sostituendo le CPU a 32 bit ad alte prestazioni e costo.

I prodotti ARM attualmente disponibili da VLSI Technology comprendono una CPU, una MCE e tre chip preposti al controllo di periferiche. La CPU VY86C010 (ARM2) risulta composta da un microprocessore RISC a 32 bit con uno spazio di indirizzamento lineare di 64 MByte e 27 registri di dati, istruzioni e stato. Il dispositivo viene fornito in un contenitore PLCC (Plastic Leaded Chip Carrier) a 84 pin. La MCU VY46C020 (ARM3)

contiene il nucleo di ARM2 e una memoria cache della capacità di 4 KByte. L'unità raggiunge una velocità di 15 MIPS (Million Instruction Per Second) a una frequenza di 25 MHz. Essa viene fornita in due tipi di contenitori: PPGA (Plastic Pin Grid Array) a 144 pin e PQFP (Plastic Quad Flat Package) a 160 pin. I tre chip di controllo periferico comprendono il controllore di memoria VY86C116 (Memc), il cui scopo è di garantire un miglioramento delle prestazioni della CPU offrendo un completo supporto di memorizzazione per Memory DRAM della capacità di 256 Kb e 1 Mb; il controllore video VY86C310 (Vidc), in grado di fornire un supporto audio/video ottimale operando ad una pixel-ratio massima di 24 MHz (640 x 480 x 16 colori) e usufruendo di un generatore stereo di elevata qualità; il controllore I/O VY86C410 (Ioc) per l'interfaciamento con dispositivi esterni, che incorpora un'interfaccia parallela, funzioni per il controllo dell'interrupt e quattro timer. I prodotti saranno realizzati alla fine del primo trimestre 1992, unitamente a VY86C006 (ARM6), un FSB contenente 31 registri e facente ricorso a parole di indirizzo e dati; alle CPU VY86C060 e VY86C061 che contengono il nucleo dell'ARM6 e un padding, che rispettivamente incorporano 27 e 31 registri, impiegano dati a 32 bit, utilizzano parole di indirizzo a 26 e 32 bit, supportano i protocolli little endian e big endian; all'MCU VY86C600, costituita dal nucleo ARM6 a cui sono stati aggiunti una memoria cache da 4 Kbyte, una MMU a 32 bit, buffer di scrittura e la circuiteria JTAG, e che fa ricorso a dati e parole di indirizzo a 32 bit, incorpora 31 registri e supporta protocolli little e big endian.



## ***ARM della seconda generazione***

La VLSI Technology ha annunciato l'introduzione di componenti della seconda generazione della famiglia di processori a 32 bit in architettura RISC, espressamente concepiti per applicazioni di tipo embedded, dove il basso costo e il basso consumo sono requisiti fondamentali. Tra la serie di processori ARM (Advanced RISC Machine) spiccano l'ARM6, un FBS (Functional System Block) che può svolgere la funzione di processore in un sistema realizzato su un unico chip; ARM60, un chip contenente un processore RISC a 32 bit; ARM600, un chip MCU (MicroComputer Unit) che incorpora un microprocessore a 32 bit, una memoria cache della capacità di 4 KByte, un'unità di gestione della memoria (MMU — Memory Management Unit) e dispositivi I/O. Sia ARM60 che ARM600 incorporano la circuiteria JTAG (Joint Tag Action Group) per supportare il collaudo per l'esplorazione del bordo (Boundary Scan). Questa nuova serie di componenti va a ricoprire l'area di mercato delle applicazioni di controllo embedded a basso costo, sostituendo le CPU a 32 bit ad alte prestazioni e costo.

I prodotti ARM attualmente disponibili da VLSI Technology comprendono una CPU, una MCE e tre chip preposti al controllo di periferiche. La CPU VY86C010 (ARM2) risulta composta da un microprocessore RISC a 32 bit con uno spazio di indirizzamento lineare di 64 MByte e 27 registri di dati, istruzioni e stato. Il dispositivo viene fornito in un contenitore PLCC (Plastic Leaded Chip Carrier) a 84 pin. La MCU VY46C020 (ARM3)

contiene il nucleo di ARM2 e una memoria cache della capacità di 4 KByte. L'unità raggiunge una velocità di 15 MIPS (Million Instruction Per Second) a una frequenza di 25 MHz. Essa viene fornita in due tipi di contenitori: PPGA (Plastic Pin Grid Array) a 144 pin e PQFP (Plastic Quad Flat Package) a 160 pin. I tre chip di controllo periferico comprendono il controllore di memoria VY86C116 (Memc), il cui scopo è di garantire un miglioramento delle prestazioni della CPU offrendo un completo supporto di memorizzazione per Memory DRAM della capacità di 256 Kb e 1 Mb; il controllore video VY86C310 (Vidc), in grado di fornire un supporto audio/video ottimale operando ad una pixel-ratio massima di 24 MHz (640 x 480 x 16 colori) e usufruendo di un generatore stereo di elevata qualità; il controllore I/O VY86C410 (Ioc) per l'interfacciamento con dispositivi esterni, che incorpora un'interfaccia parallela, funzioni per il controllo dell'interrupt e quattro timer. I prodotti saranno realizzati alla fine del primo trimestre 1992, unitamente a VY86C006 (ARM6), un FSB contenente 31 registri e facente ricorso a parole di indirizzo e dati; alle CPU VY86C060 e VY86C061 che contengono il nucleo dell'ARM6 e un padding, che rispettivamente incorporano 27 e 31 registri, impiegano dati a 32 bit, utilizzano parole di indirizzo a 26 e 32 bit, supportano i protocolli little endian e big endian; all'MCU VY86C600, costituita dal nucleo ARM6 a cui sono stati aggiunti una memoria cache da 4 Kbyte, una MMU a 32 bit, buffer di scrittura e la circuiteria JTAG, e che fa ricorso a dati e parole di indirizzo a 32 bit, incorpora 31 registri e supporta protocolli little e big endian.