

NUMERIK JENA entwickelt und fertigt hochpräzise Messsysteme. Mit unseren feinmechanisch-optisch-elektronischen High-Tech-Produkten sind wir ein wichtiger Akteur im HEIDENHAIN Konzern und eine der ersten Adressen für Kunden in aller Welt. Schon heute Lösungen für die Markt-Anforderungen von morgen entwickeln – das ist unser Anspruch. Die Basis dafür ist ein Arbeitsumfeld, das unseren rund 230 Mitarbeiterinnen und Mitarbeitern ideale Voraussetzungen bietet, um Bestleistungen zu erbringen – in technischer und persönlicher Hinsicht.

Ingenieur Elektrotechnik oder Informatiker als **Digital Design Engineer (m/w)** Mixed Signal ASICs • Sensor Applikationen

Sie haben (erste) Erfahrung in der ASIC-Entwicklung und wollen mehr aus Ihrem Know-how machen? Die Herzstücke für innovative Mess- und Steuerungsgeräte (weiter-) zu entwickeln und langfristig auch eigenständig Verantwortung für anspruchsvolle, internationale Entwicklungs- und Innovationsprojekte zu übernehmen – das könnte Sie reizen? Herzlich willkommen in unserem **ASIC-Team in Jena**. Wir sind die Experten für das Design und die Verifikation von Mixed Signal ASICs im HEIDENHAIN Konzern. Unsere Projekte sind vielfältig und international, unsere Hierarchien sind flach, wir sind offen für neue Ideen und bieten Ihnen in jeder Hinsicht hervorragende Entwicklungsperspektiven.

Ihre Aufgabe:

Sie starten mit einem mehrwöchigen Training in der zentralen ASIC-Abteilung von HEIDENHAIN in Traunreut. Danach sind Sie fit, um zunehmend eigenständig Digital Designs für komplexe Mixed Signal ASICs für unterschiedlichste Sensor Applikationen zu entwickeln. Gemeinsam mit Ihren drei Team-Kollegen analysieren und vervollständigen Sie Anforderungen und definieren in engem Austausch mit Ihren internen Kunden, Produkt- und Geräteentwicklern die Spezifikationen für hocheffiziente ASICs. Sie denken sich umfassend in verschiedenste Applikationen hinein und entwickeln intelligente Algorithmen zur sinnvollen Auswertung und nachhaltigen Weiterverarbeitung von Messsignalen. Ihre Devise lautet „nichts ist so gut, dass man es nicht besser machen kann“, deshalb stellen Sie dabei immer wieder auch Bestehendes in Frage. Sie begleiten Ihre Designs über den gesamten Entwicklungsprozess bis zum Testing und bringen Ihre Ideen auch aktiv in die Gesamtgeräteentwicklung ein. Für Verifikation und Simulation „übersetzen“ Sie Ihre Design-Konzepte in VHDL und System Verilog. Mit prägnanten, klar strukturierten Applikationsbeschreibungen stellen Sie die korrekte Umsetzung sicher. Bei alldem arbeiten Sie mit Kolleginnen und Kollegen aus (fast) allen Gesellschaften des HEIDENHAIN Konzerns zusammen, entwickeln sich zu einem wichtigen Innovationstreiber und Impulsgeber und wachsen immer mehr in die Projektverantwortung hinein.

Ihr Profil:

Studium Informatik oder Elektrotechnik, gerne mit Schwerpunkt Halbleitertechnik / Mikroelektronik • idealerweise mehrjährige Erfahrung als Design- / Entwicklungsingenieur/-in, mindestens jedoch vertiefte Kenntnisse im ASIC-Design, ggf. auch durch eine entsprechende Abschlussarbeit • Vertraut mit den Methoden des Digitaldesigns und Hardware-Beschreibungssprachen (vorzugsweise VHDL und System Verilog) • fit im Einsatz von Simulations- und Synthesetools • ein hervorragendes technisches und mathematisches Verständnis • innovationsfreudig und analysestark • lösungs- und ergebnisorientiert • Lust darauf, sich in immer neue Themen hineinzudenken • Fähigkeit, komplexe Sachverhalte und Lösungsansätze klar und verständlich darzustellen, auf Deutsch und Englisch • ein ausgeprägter Teamgeist und ein hohes Qualitäts- und Verantwortungsbewusstsein.

Wir freuen uns auf Ihre Bewerbung über unsere **Homepage!**

NUMERIK JENA GmbH

Personalabteilung • Frau Iraheta de Seidel

Im Semmicht 4 • 07751 Jena-Maua • Tel.: 03641 4728-118

www.numerikjena.de